



**武汉芯源半导体有限公司**  
WUHAN XINYUAN SEMICONDUCTOR CO., LTD

# CW32L083VxTx StartKit 使用手册

版本号：Rev 1.0



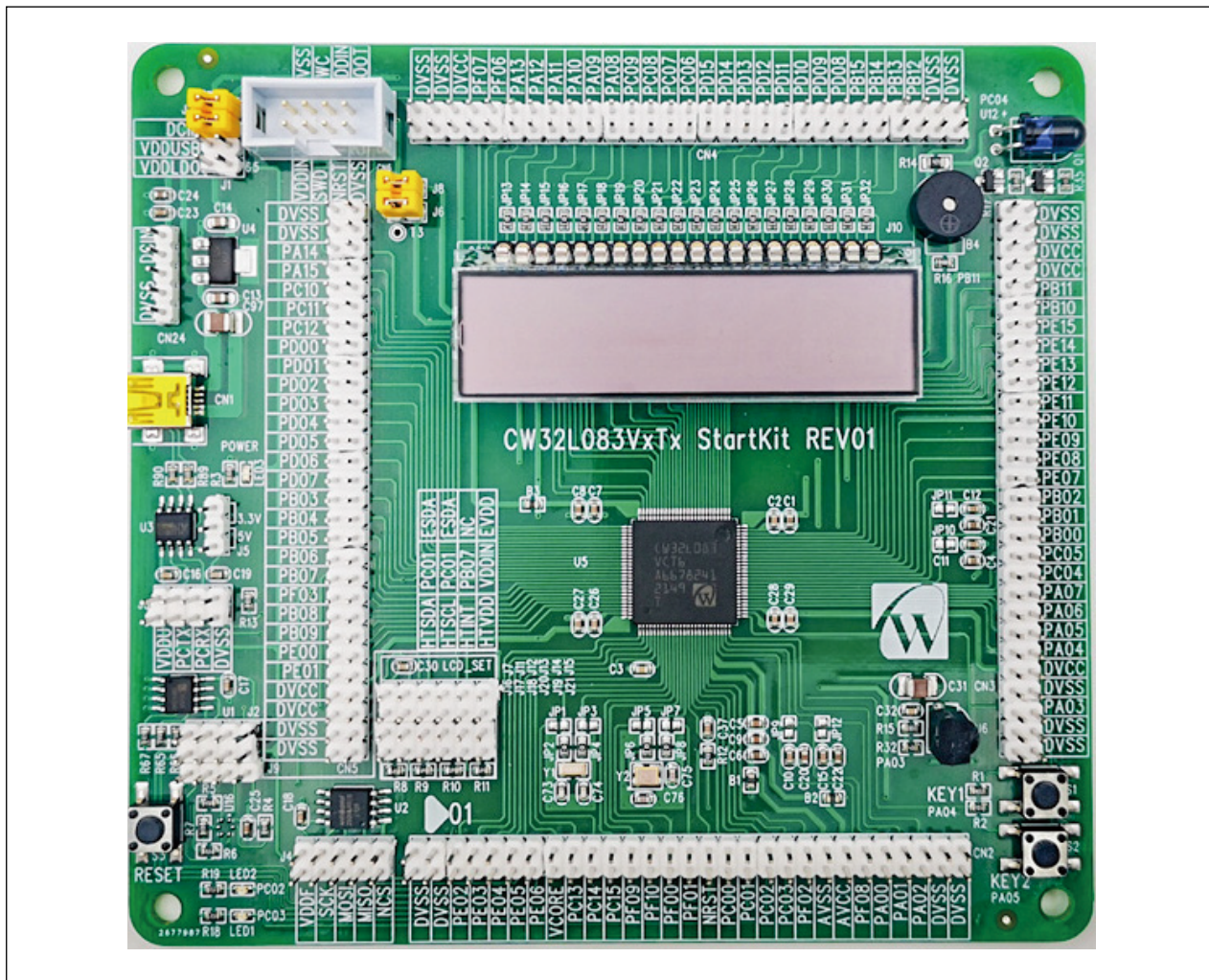
## 前言

CW32L083VxTx StartKit 评估板为用户提供一种经济且灵活的方式使用 CW32L083VxTx 芯片构建系统原型。可进行性能、功耗、功能等各方面快速验证。

CW32L083VxTx StartKit 评估板需要搭配 CW-DAPLINK 调试器一起使用。

CW32L083VxTx StartKit 评估板带有 CW32L083 StartKit 软件包及 CW32L083-StdPeriph-Lib 固件库和例程。

CW32L083VxTx StartKit 评估板如下图所示：



# 目录

前言 .....	1
1 评估板特性.....	3
2 订购信息 .....	4
3 开发环境 .....	5
3.1 系统要求.....	5
3.2 集成开发环境.....	5
3.3 演示软件.....	5
4 特别约定 .....	6
5 快速开始 .....	7
5.1 入门指南.....	7
6 硬件布局 .....	8
6.1 PCB 布局和机械尺寸 .....	8
6.2 调试器使用 .....	10
6.3 电源及电源选择 .....	11
6.4 评估板功能 .....	12
7 版本信息 .....	20



## 1 评估板特性

- CW32L083VxTx 微控制器 (ARM® Cortex®-M0+ 最高主频 64MHz) , LQFP100 封装, 256K 字节 FLASH, 24K 字节 RAM
- 3 颗 LED:
  - 电源指示灯 (LED3) , 用户指示灯 (LED1, LED2)
- 3 个轻触开关:
  - 复位轻触开关 (S3) , 用户轻触开关 (S1, S2)
- 4x16 段码 LCD 显示屏: 8 位 8 字型
- USB 转串口芯片 (CH340N)
- FLASH 芯片 (W25Q64JVSSIQ)
- EEPROM 芯片 (CW24C02AD)
- 蜂鸣器电路
- 红外收发电路
- 板载接口:
  - Mini USB 接口 (串口通信, USB 供电)
  - 调试器及编程器接口
  - 所有 GPIO 口通过排针引出
- 多种方式供电: USB VBUS 供电, 3.3V 供电 (LD1117AS33TR) , 外接 1.65V ~ 5.5V 供电
- CW32L083-StdPeriph-Lib 软件包提供全面免费的固件库和例程
- 支持多种集成开发环境, IAR™, Keil®



## 2 订购信息

需订购 CW32L083VxTx StartKit 评估板，请参考下表。更多的信息可以参阅 CW32 系列 MCU 的数据手册和用户手册。

表 2-1 订购信息

评估板代码	微处理器型号
CW32L083VxTx StartKit	CW32L083VxTx



## 3 开发环境

### 3.1 系统要求

Windows® OS (7,8,10) 、CW-DAPLINK 调试器

*备注：Windows® OS 7 和 Windows® OS 8 需要安装 CW-DAPLINK 驱动*

### 3.2 集成开发环境

- EWARM v7.70 或更高版本
  - 30 天评估版
  - 32-Kb 上限快速入门版本 (Cortex M0 限 16-Kb)
- MDK-ARM v5.17 或更高版本
  - MDK-Lite (32-Kb 代码大小限制)

*备注：仅支持 Windows®*

### 3.3 演示软件

演示软件包含在与板载微控制器对应的 CW32L083 StartKit 软件包中，并且预装在 CW32L083 闪存中，以便在独立模式下演示设备外设。演示软件源代码及相关文档可以从官网 ([www.whxy.com](http://www.whxy.com)) 上下载。

## 4 特别约定

本文中 ON 和 OFF 设置的约定如下表所示：

表 4-1 ON/OFF 约定

约定	定义
跳线 Jx ON	跳线帽连接
跳线 Jx OFF	跳线帽未连接
跳线 Jx [1-2]	跳线帽连接 Pin1 和 Pin2
电阻 JPx ON	焊接 0Ω 电阻
电阻 JPx OFF	未焊接 0Ω 电阻

## 5 快速开始

CW32L083VxTx StartKit 评估板是一款用于快速评估 LQFP100 封装的 CW32L083 系列微控制器性能和功能的低成本开发套件。在安装和使用产品之前，请从官网接受评估产品的许可协议。

### 5.1 入门指南

按照下列步骤配置 CW32L083VxTx StartKit 评估板：

1. 确认评估板上跳线帽的位置（参见表 5-1 跳线配置）；
2. 连接 CW-DAPLINK 调试器，确认主机端驱动程序已经正确安装，并将调试接口线正确连接至评估板；
3. 给评估板供电，使用 USB 电缆（Type-A 转 Mini USB）连接至评估板 USB 连接器 CN1；
4. 红色 LED3 点亮（电源指示灯），绿色 LED1，LED2 交替闪烁；
5. 按下 S1 按钮，可观察 LED1 闪烁，LED2 熄灭；
6. 按下 S2 按钮，可观察 LED2 闪烁，LED1 熄灭；
7. 可在官网下载 CW32L083 StartKit 演示软件，有助于快速了解 CW32L083VxTx StartKit 评估板特征；
8. 根据提供的例程开发用户自己的程序。

表 5-1 跳线配置

跳线	定义	位置	功能
J1[5-6]	VDDLDO	ON	使用 VDDLDO 降压后的电源给系统供电
J23		ON	短接不进行系统电流测量



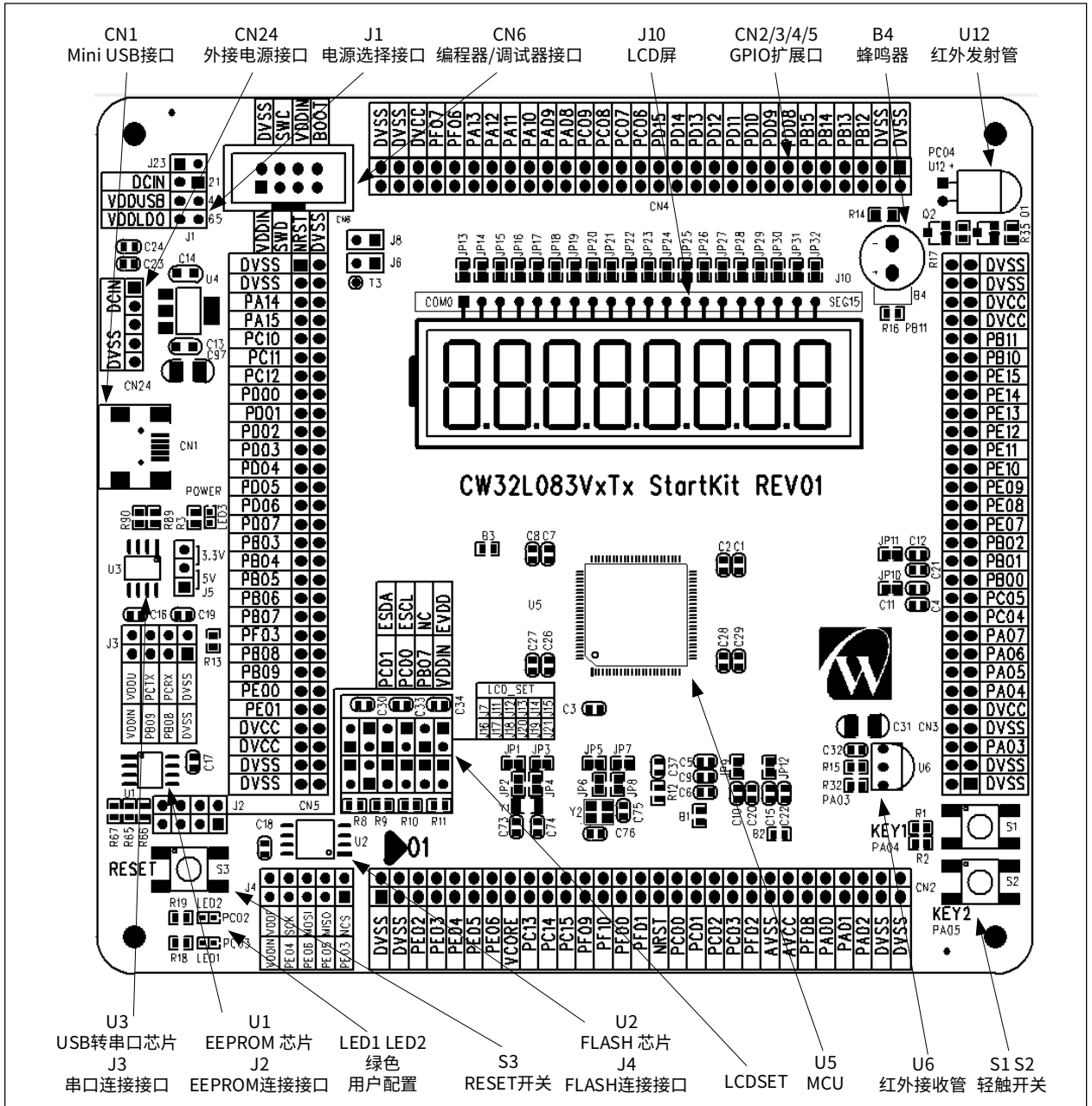


# 6 硬件布局

CW32L083VxTx StartKit 评估板是围绕 LQFP100 封装的 CW32L083 微控制器设计的。图 6-1 顶层器件布局显示了 CW32 微控制器芯片与其外围设备（按钮、LED、FLASH、EEPROM、USB 转串口、LCD、蜂鸣器、红外收发管、调试器接口）之间的位置。图 6-2 机械尺寸显示了评估板的机械尺寸。

## 6.1 PCB 布局和机械尺寸

图 6-1 顶层器件布局

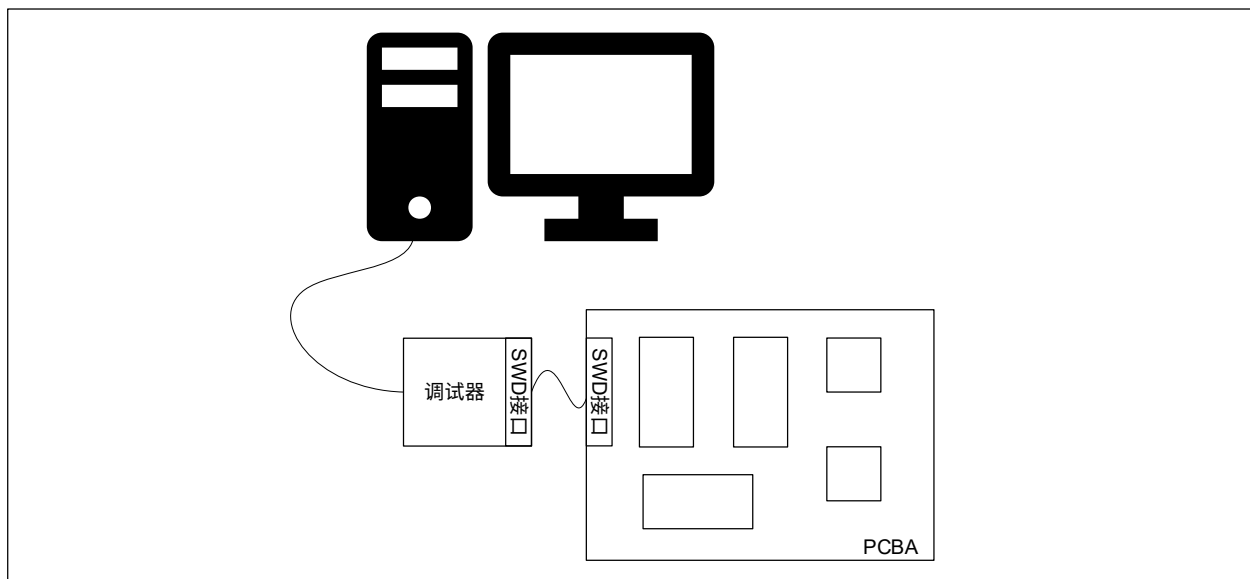




## 6.2 调试器使用

芯源半导体提供 CW-DAPLINK 调试器供用户使用，使用 USB 电缆连接主机与调试器（Type-A 转 Type-C），同时评估板也支持使用 ST-LINK 和 J-LINK 调试器。连接方式如下图所示：

图 6-3 典型的连接方式



### CW-DAPLINK 驱动

若使用的是 Windows®10 系统，CW-DAPLINK 是免安装驱动的，对于部分 Windows®7 或 Windows®8 系统，会存在 CW-DAPLINK 虚拟串口不可用的情况，这时需要手动添加驱动。

驱动可在官网下载。驱动程序安装步骤详情参阅 CW-DAPLINK 使用手册。

### 6.3 电源及电源选择

电源可通过 USB 提供，也可由外部电源提供：CN24 排针 DCIN 引脚（1.65V 至 5.5V）。微控制器工作电压可通过 J1 进行选择，J1 的配置情况如下表所示：

表 6-1 J1 配置情况

跳线连接	控制器工作电压
J1[1-2]	DCIN 输入电压
J1[3-4]	5V (USB 输入电压)
J1[5-6]	3.3V (LD1117AS33TR)



## 6.4 评估板功能

### LED

- 电源指示灯 LED3  
红色 LED3 亮表示评估板已通电，若 J23 连接，此时微控制器已通电。
- 用户 LED1、LED2  
绿色 LED1 和 LED2 连接至 CW32L083VxTx I/O:
  - PC03 连接至 LED1 阳极
  - PC02 连接至 LED2 阳极

### 轻触开关

- S3 复位开关  
该开关连接至 NRST，用于复位 CW32L083VxTx 微控制器。
- S1、S2 用户开关  
PA04 连接至 S1，外接上拉电阻  
PA05 连接至 S2，外接上拉电阻

### LCD 显示屏及设置接口

CW32L083VxTx StartKit 评估板带有一个 4x16 段码的 8 位 8 字型 LCD 显示屏，带小数点。用户可用来显示各种数字和英文字符。LCD 的驱动有 3 种方式：内部驱动模式、外部电容驱动模式、外部电阻驱动模式，不同模式需要设置的跳线如下：

表 6-2 外部电容驱动模式 LCD 接口设置

电容模式	J7	J11	J12	J13	J14	J15
静态	开路	开路	短路	开路	短路	开路
1/2 BIAS	短路	短路	短路	开路	开路	短路
1/3 BIAS	短路	短路	开路	短路	开路	短路

表 6-3 外部电阻驱动模式 LCD 接口设置

电阻模式	J16	J17	J18	J20	J19	J21
静态	开路	开路	短路	短路	开路	开路
1/2 BIAS	短路	短路	短路	开路	开路	短路
1/3 BIAS	短路	短路	开路	开路	短路	短路

### USB 转串口及串口连接接口

CW32L083VxTx StartKit 评估板已焊接 CH340N USB 转串口芯片，用户可使用 J3 排针的 VDDU 引脚配置 CH340N 工作电压（J3[7-8] 直接短接时取决于 J1 的 VDDIN 配置），串口发送引脚连接 I/O，串口接收引脚连接 I/O。下表介绍了 CH340N 为 3.3V 或 5V 工作电压时（J3 VDDU 连接不同的电源，J3[7-8] 直接短接时取决于 J1 的 VDDIN 配置），J5 的连接方式。

表 6-4 J5 连接说明

CH340N 工作电压	J5 连接
3.3V	J5[2-3]
5V	J5[1-2]

表 6-5 J3 连接说明

J3	连接说明
J3[1-2]	可不连接
J3[3-4]	PB08 端口和串口 PCRXD 连接
J3[5-6]	PB09 端口和串口 PCTXD 连接
J3[7-8]	VDDIN 和 CH340N 的 VDDU 电源连接

### FLASH 芯片及连接接口

CW32L083VxTx StartKit 评估板已焊接 W25Q64JVSSIQ FLASH 芯片，用户可使用 J4 排针配置 W25Q64 工作电压，SPI\_NCS 引脚、SPI\_MISO 引脚、SPI\_MOSI 引脚、SPI\_SCK 引脚。

表 6-6 J4 连接说明

J4	连接说明
J4[1-2]	PE03 端口和 FLASH SPI 接口的 SPI_CS 连接
J4[3-4]	PE05 端口和 FLASH SPI 接口的 SPI_MISO 连接
J4[5-6]	PE06 端口和 FLASH SPI 接口的 SPI_MOSI 连接
J4[7-8]	PE04 端口和 FLASH SPI 接口的 SPI_SCK 连接
J4[9-10]	VDDIN 和 FLASH 的 FVDD 电源连接

### EEPROM 芯片及连接接口

CW32L083VxTx StartKit 评估板已焊接 CW24C02AD EEPROM 芯片，用户可使用 J2 排针配置 CW24C02AD 工作电压、SDA 引脚、SCL 引脚。

表 6-7 J2 连接说明

J2	连接说明
J2[1-2]	VDDIN 和 EEPROM 的 EVDD 电源连接
J2[3-4]	可不连接
J2[5-6]	PC00 端口和 EEPROM I2C 接口的 SCL 连接
J2[7-8]	PC01 端口和 EEPROM I2C 接口的 SDA 连接

**蜂鸣器**

CW32L083VxTx StartKit 评估板带有一个无源蜂鸣器，用户可用来进行简单的声调控制。

**红外收发管**

CW32L083VxTx StartKit 评估板带有红外发送管和红外接收管，可用来演示单板的红外调制发送功能。

**编程器接口**

CW32L083VxTx StartKit 评估板将编程器接口引出，用户可将编程器连接至 CN6 编程器接口，进行离线编程。

**扩展接口**

CW32L083VxTx StartKit 评估板将微控制 GPIO 引出至排针，其布局如下图所示，引脚功能如下表所示：

图 6-4 扩展接口布局

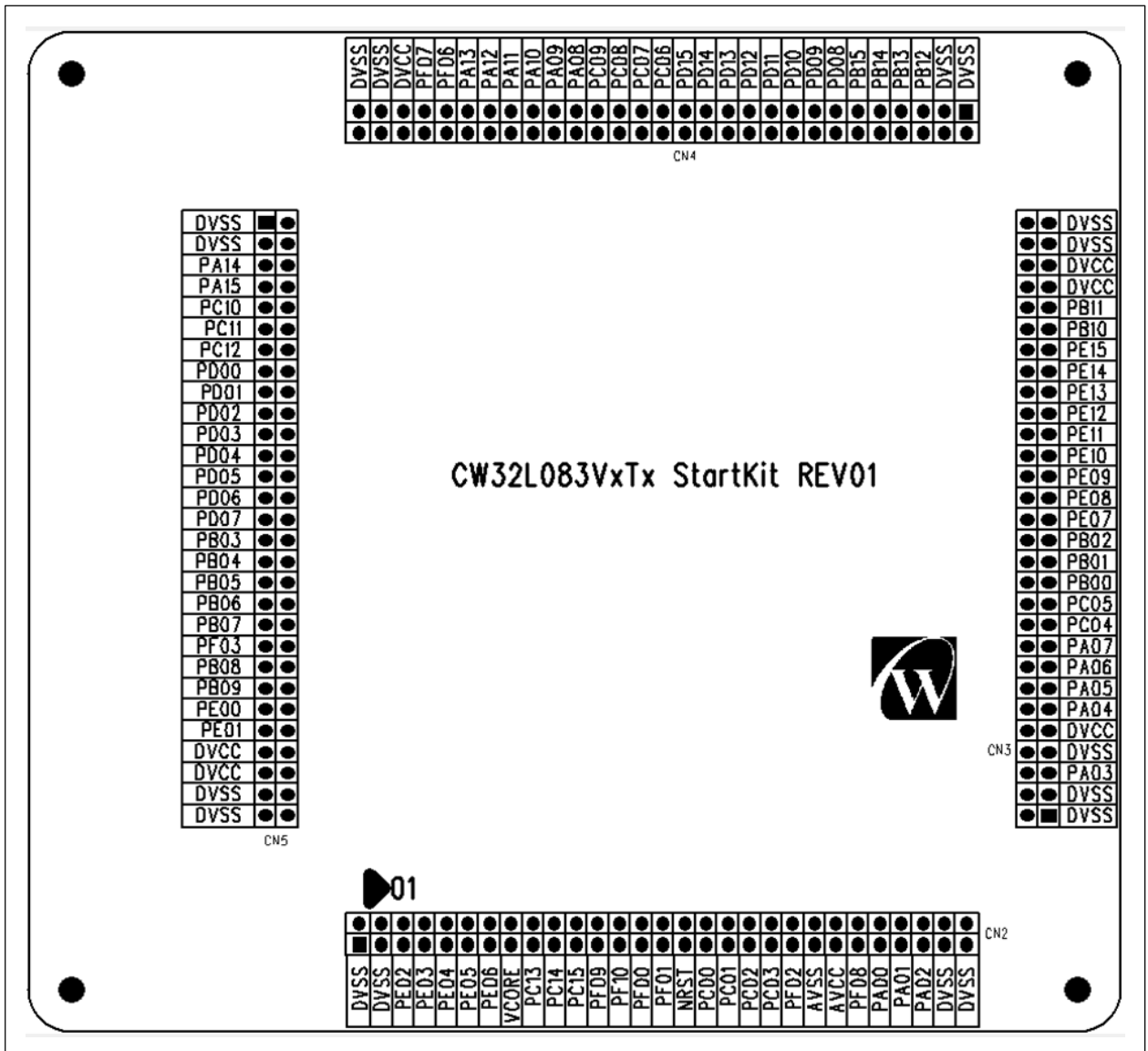


表 6-8 引脚功能

连接器	引脚编号	CW32 引脚	功能
CN2	1-4	DVSS	数字电源地
	5,6	PE02	LVD_OUT, IR_OUT, GTIM1_ETR, ATIM_BK
	7,8	PE03	UART5_RXD, I2C2_SCL, SPI1_CS, GTIM1_CH4, ATIM_CH1B
	9,10	PE04	UART5_TXD, I2C2_SDA, SPI1_SCK, GTIM1_CH3, ATIM_CH2B
	11,12	PE05	UART5_CTS, UART6_RXD, SPI1_MISO, GTIM1_CH2, ATIM_CH3B
	13,14	PE06	UART5_RTS, UART6_TXD, SPI1_MOSI, GTIM1_CH1, ATIM_ETR
	15,16	VCORE	芯片内核电源输出
	17,18	PC13	RTC_1Hz, UART1_CTS, RTC_OUT, BTIM_ETR, GTIM3_ETR, RTC_TAMP
	19,20	PC14	GTIM4_CH4, UART1_RTS, UART4_TXD, SPI2_MISO, GTIM3_TOGP, GTIM3_CH1
	21,22	PC15	GTIM4_CH3, GTIM4_ETR, UART4_RXD, SPI2_MOSI, GTIM3_TOGN, GTIM3_CH2
	23,24	PF09	UART3_RXD, BTIM3_TOGP, RTC_OUT, GTIM1_CH1, HCLK_OUT
	25,26	PF10	UART3_TXD, BTIM3_TOGN, HSIOOSC_OUT, GTIM1_CH2, MCO_OUT
	27,28	PF00	GTIM4_CH2, I2C1_SDA, BTIM1_TOGN, SPI2_SCK, GTIM2_TOGP, GTIM3_CH3
	29,30	PF01	GTIM4_CH1, I2C1_SCL, BTIM1_TOGP, SPI2_CS, GTIM2_TOGN, GTIM3_CH4
	31,32	NRST	芯片复位输入
	33,34	PC00	GTIM2_CH4, SPI1_CS, LPTIM_CH1, UART5_RXD, ATIM_CH1A, I2C2_SCL
	35,36	PC01	GTIM2_CH3, SPI1_SCK, LPTIM_OUT, UART5_TXD, ATIM_CH2A, I2C2_SDA
	37,38	PC02	GTIM2_CH2, SPI1_MISO, LPTIM_CH2, UART1_TXD, ATIM_CH3A
	39,40	PC03	GTIM2_CH1, SPI1_MOSI, LPTIM_ETR, UART1_RXD, ATIM_BK
	41,42	PF02	LVD_OUT, LSI_OUT, GTIM3_TOGP, MCO_OUT
	43,44	AVSS	模拟电源地
	45,46	AVCC	模拟电源供电
	47,48	PF08	PLL_OUT, PCLK_OUT, GTIM3_TOGN
	49,50	PA00	UART3_CTS, UART6_CTS, RTC_TAMP, VC1_OUT, SPI2_MISO, GTIM2_CH1, GTIM2_ETR
51,52	PA01	UART3_RTS, UART6_RTS, I2C2_SCL, LVD_OUT, SPI2_MOSI, GTIM2_CH2, RTC_TAMP	



连接器	引脚编号	CW32 引脚	功能
CN2	53,54	PA02	UART3_TXD, UART6_TXD, I2C2_SDA, VC2_OUT, SPI2_SCK, GTIM2_CH3, AWT_ETR
	55-58	DVSS	数字电源地
CN3	1-4	DVSS	数字电源地
	5,6	PA03	UART3_RXD, UART6_RXD, GTIM2_CH2, PCLK_OUT, SPI2_CS, GTIM2_CH4, ATIM_CH3A
	7,8	DVSS	数字电源地
	9,10	DVCC	数字电源供电
	11,12	PA04	UART4_TXD, UART2_CTS, I2C2_SCL, HCLK_OUT, SPI1_CS, GTIM2_ETR, ATIM_CH2A
	13,14	PA05	GTIM2_ETR, UART2_RTS, I2C2_SDA, BTIM2_TOGN, SPI1_SCK, GTIM2_CH1, ATIM_CH1A
	15,16	PA06	GTIM3_CH1, UART2_TXD, VC1_OUT, BTIM2_TOGP, SPI1_MISO, GTIM1_CH1, ATIM_BK
	17,18	PA07	GTIM4_CH1, UART2_RXD, VC2_OUT, BTIM1_TOGN, SPI1_MOSI, GTIM1_CH2, ATIM_CH1B
	19,20	PC04	UART1_TXD, UART6_RXD, IR_OUT, LSI_OUT
	21,22	PC05	UART1_RXD, UART6_TXD, MCO_OUT, LPTIM_ETR, LPTIM_OUT
	23,24	PB00	UART5_RXD, UART1_CTS, I2C2_SCL, BTIM1_TOGP, HSIOSC_OUT, GTIM1_CH3, ATIM_CH2B
	25,26	PB01	UART5_TXD, UART1_RTS, I2C2_SDA, GTIM4_TOGP, BTIM3_TOGN, GTIM1_CH4, ATIM_CH3B
	27,28	PB02	UART2_CTS, UART1_TXD, LPTIM_OUT, GTIM4_TOGN, BTIM3_TOGP, GTIM1_ETR, ATIM_CH1A
	29,30	PE07	UART2_RTS, LPTIM_CH1, GTIM1_CH4, GTIM4_ETR, BTIM_ETR, ATIM_CH2A
	31,32	PE08	UART1_TXD, LPTIM_CH2, GTIM1_CH3, SPI1_CS, GTIM4_CH1, ATIM_CH3A
	33,34	PE09	UART1_RXD, LPTIM_OUT, GTIM1_ETR, SPI1_SCK, GTIM3_CH1, ATIM_BK
35,36	PE10	UART4_TXD, LPTIM_ETR, GTIM1_CH2, SPI1_MISO, GTIM3_CH2, ATIM_ETR	
37,38	PE11	UART4_RXD, UART1_RXD, GTIM1_CH1, SPI1_MOSI, GTIM3_CH3	

连接器	引脚编号	CW32 引脚	功能
CN3	39,40	PE12	UART3_TXD, GTIM2_CH4, SPI2_CS, GTIM3_CH4, ATIM_CH1B
	41,42	PE13	UART3_RXD, GTIM2_CH3, SPI2_SCK, GTIM4_CH2, ATIM_CH2B
	43,44	PE14	UART2_TXD, GTIM2_CH2, SPI2_MISO, GTIM4_CH3, ATIM_CH3B
	45,46	PE15	UART2_RXD, GTIM2_CH1, SPI2_MOSI, GTIM4_CH4, ATIM_BK
	47,48	PB10	UART2_RTS, UART4_RXD, I2C1_SCL, I2C2_SCL, SPI2_SCK, GTIM2_CH3, ATIM_CH2A
	49,50	PB11	GTIM4_ETR, UART4_TXD, I2C1_SDA, I2C2_SDA, BTIM_ETR, GTIM2_CH4, ATIM_CH3A
	51-54	DVCC	数字电源供电
	55-58	DVSS	数字电源地
CN4	1-4	DVSS	数字电源地
	5,6	PB12	GTIM2_TOGP, GTIM4_CH4, LSE_OUT, SPI2_CS, SPI1_CS, GTIM1_TOGP, ATIM_BK
	7,8	PB13	GTIM2_TOGN, GTIM4_CH3, I2C2_SCL, SPI2_SCK, SPI1_SCK, GTIM1_TOGN, ATIM_CH1B
	9,10	PB14	GTIM2_CH1, GTIM4_CH2, I2C2_SDA, SPI2_MISO, SPI1_MISO, RTC_OUT, ATIM_CH2B
	11,12	PB15	GTIM2_CH2, GTIM4_CH1, BTIM2_TOGN, SPI2_MOSI, SPI1_MOSI, RTC_1Hz, ATIM_CH3B
	13,14	PD08	GTIM2_CH3, LPTIM_OUT, UART1_TXD, SPI2_CS, GTIM1_CH1, ATIM_CH1A
	15,16	PD09	GTIM2_CH4, LPTIM_CH2, UART1_RXD, SPI2_SCK, GTIM1_CH2, ATIM_CH2A
	17,18	PD10	UART5_TXD, LPTIM_CH1, GTIM4_CH1, SPI2_MISO, GTIM1_CH3, ATIM_CH3A
	19,20	PD11	UART5_RXD, LPTIM_ETR, GTIM4_CH2, SPI2_MOSI, GTIM1_CH4, ATIM_BK
	21,22	PD12	UART5_CTS, UART4_RXD, GTIM4_CH3, SPI1_CS, BTIM3_TOGP, AWT_ETR
	23,24	PD13	UART5_RTS, UART4_TXD, GTIM4_CH4, SPI1_SCK, BTIM3_TOGN
	25,26	PD14	UART2_TXD, HCLK_OUT, GTIM2_ETR, SPI1_MISO
	27,28	PD15	UART2_RXD, PCLK_OUT, BTIM_ETR, SPI1_MOSI
	29,30	PC06	UART4_RXD, UART3_TXD, BTIM2_TOGP, GTIM2_CH4, ATIM_CH1B
	31,32	PC07	UART4_TXD, UART3_RXD, BTIM2_TOGN, GTIM2_CH3, ATIM_CH2B
33,34	PC08	UART4_CTS, UART6_TXD, GTIM4_ETR, GTIM2_CH2, ATIM_CH3B	

连接器	引脚编号	CW32 引脚	功能
CN4	35,36	PC09	UART4_RTS, UART6_RXD, I2C1_SDA, GTIM2_CH1, ATIM_ETR
	37,38	PA08	LPTIM_ETR, UART1_TXD, BTIM2_TOGP, MCO_OUT, LVD_OUT, GTIM3_ETR, ATIM_CH1A
	39,40	PA09	UART3_TXD, UART1_RXD, I2C1_SCL, BTIM1_TOGN, SPI1_CS, GTIM3_CH1, ATIM_CH2A
	41,42	PA10	UART3_RXD, UART1_CTS, I2C1_SDA, BTIM1_TOGP, SPI1_SCK, GTIM3_CH2, ATIM_CH3A
	43,44	PA11	UART3_CTS, UART1_RTS, I2C2_SCL, VC1_OUT, SPI1_MISO, GTIM3_CH3, ATIM_GATE
	45,46	PA12	UART3_RTS, BTIM_ETR, I2C2_SDA, VC2_OUT, SPI1_MOSI, GTIM3_CH4, ATIM_ETR
	47,48	PA13	I2C1_SDA, UART1_RXD, UART2_TXD, I2C2_SCL, IR_OUT
	49,50	PF06	UART6_CTS, I2C1_SCL, GTIM4_TOGP, UART2_CTS, I2C2_SCL, GTIM3_TOGP, BTIM3_TOGN
	51,52	PF07	UART6_RTS, I2C1_SDA, GTIM4_TOGN, UART2_RTS, I2C2_SDA, GTIM3_TOGN, BTIM3_TOGP
	53,54	DVCC	数字电源供电
	55-58	DVSS	数字电源地
CN5	1-4	DVSS	数字电源地
	5,6	PA14	UART3_TXD, I2C1_SCL, UART1_TXD, UART2_RXD, I2C2_SDA
	7,8	PA15	UART3_RXD, GTIM2_CH1, UART1_RXD, UART2_TXD, SPI1_CS, GTIM2_ETR, ATIM_CH1B
	9,10	PC10	UART4_TXD, GTIM3_CH1, HCLK_OUT, BTIM1_TOGP, VC1_OUT, LPTIM_CH1, ATIM_CH2B
	11,12	PC11	UART4_RXD, GTIM3_CH2, IR_OUT, BTIM1_TOGN, VC2_OUT, LPTIM_CH2, ATIM_CH3B
	13,14	PC12	UART5_TXD, PCLK_OUT, LVD_OUT, UART6_RXD, PLL_OUT, HSIOSC_OUT
	15,16	PD00	UART6_RXD, I2C2_SCL, AWT_ETR, SPI2_CS, MCO_OUT
	17,18	PD01	UART6_TXD, I2C2_SDA, RTC_1Hz, SPI2_SCK, RTC_TAMP
	19,20	PD02	UART5_RXD, GTIM4_CH1, BTIM_ETR, UART6_TXD, RTC_1Hz, GTIM3_ETR, ATIM_ETR
	21,22	PD03	UART6_CTS, I2C2_SCL, VC1_OUT, SPI2_MISO, GTIM1_CH3, ATIM_BK
	23,24	PD04	UART6_RTS, I2C2_SDA, VC2_OUT, SPI2_MOSI, GTIM1_CH4, ATIM_CH3A

连接器	引脚编号	CW32 引脚	功能
CN5	25,26	PD05	UART4_TXD, GTIM2_CH1, UART3_TXD, LPTIM_CH1, BTIM2_TOGP, LSI_OUT, ATIM_CH2A
	27,28	PD06	I2C1_SCL, GTIM2_CH4, UART3_RXD, LPTIM_CH2, BTIM2_TOGN, GTIM2_TOGP, ATIM_CH1A
	29,30	PD07	I2C1_SDA, GTIM2_CH3, MCO_OUT, UART2_RXD, SPI1_CS, GTIM2_TOGN, ATIM_CH1B
	31,32	PB03	UART3_RTS, GTIM2_CH2, UART4_CTS, UART2_TXD, SPI1_SCK, GTIM1_ETR, ATIM_CH2B
	33,34	PB04	UART3_CTS, GTIM4_ETR, UART4_RTS, UART2_RXD, SPI1_MISO, GTIM1_CH1, ATIM_CH3B
	35,36	PB05	UART4_RXD, GTIM3_CH4, LPTIM_CH1, UART2_RTS, SPI1_MOSI, GTIM1_CH2, ATIM_CH1A
	37,38	PB06	UART6_TXD, GTIM3_CH3, LPTIM_ETR, I2C1_SCL, SPI2_MOSI, GTIM1_TOGP, ATIM_CH2A
	39,40	PB07	UART6_RXD, GTIM3_CH2, LPTIM_CH2, I2C1_SDA, SPI2_MISO, GTIM1_TOGN, ATIM_CH3A
	41,42	PF03	BOOT
	43,44	PB08	I2C1_SCL, GTIM3_CH1, UART5_TXD, GTIM4_CH2, SPI2_SCK, GTIM1_CH3, ATIM_ETR
	45,46	PB09	I2C1_SDA, GTIM4_CH1, UART5_RXD, IR_OUT, SPI2_CS, GTIM1_CH4, ATIM_BK
	47,48	PE00	I2C2_SCL, GTIM4_CH2, LPTIM_ETR, PCLK_OUT, GTIM2_TOGP, GTIM1_CH1, GTIM4_TOGP
	49,50	PE01	I2C2_SDA, GTIM4_CH3, LPTIM_OUT, HCLK_OUT, GTIM2_TOGN, GTIM1_CH2, GTIM4_TOGN
	51-54	DVCC	数字电源供电
	55-58	DVSS	数字电源地

## 7 版本信息

表 7-1 文档修订信息

日期	版本	变更信息
2022-04-12	Rev 1.0	初始发布